

## Hodnocení diplomové práce

Hodnocený: Bc. Juraj Repčík

Konzultant: Ing. Tomáš Křeček, PhD

Téma: Utilization of FPGA circuits in multilevel inverters

Hodnocení:

Rád bych mé hodnocení rozdělil do několika částí. Jako první hodnotím velmi pozitivně přístup studenta, který byl velmi proaktivní. To v praxi znamenalo studium velkého množství materiálu, pravidelné schůzky a návštěvy naší laboratoře. Oceňuji také časté telefonáty, pokud si s něčím nebyl zcela jistý. Dále bych velmi rád ocenil nasazení a následné rychlé proniknutí studenta do problematiky výkonové elektroniky, obzvláště pak do PWM modulací výkonových měničů.

Jako další hodnotím kladně technickou zručnost během realizace experimentálního vzorku a programovou znalost na všech úrovních. V této části hodnocení musím zmínit, že student byl po celou dobu téměř samostatný.

V poslední části mého hodnocení bych velmi rád zhodnotil textové a grafické provedení práce, která je jistě na velmi vysoké úrovni. Text má vysokou technickou úroveň a je dobře čitelný. Nicméně student trochu zabředl do detailu programového vybavení, což nesnížilo celkovou kvalitu předkládané diplomové práce.

Závěrem bych velmi rád dodal, že výše uvedený student je zcela připraven na úspěšné dokončení magisterského studia, a to s nejvyšším hodnocením.

24.5.2017, Rožnov pod Radhoštěm

Ing. Tomáš Křeček, PhD.